MCX314As/AL

補間機能付き 4軸モータコントロールIC

MCX314As/ALは、1チップで4軸のパルス列入力のサーボモータ、ステッピングモータを制御できるICです。各軸独 立の位置決め制御、速度制御が可能です。また、4軸中任意の2軸または3軸を選択して直線補間、円弧補間、ビ ットパターン補間、連続補間を行うことができます。MCX314Asは電源電圧が5V品で、MCX314ALは3.3V品です。

様 仕

■ 制御軸 4 軸

データバス長 16/8ビット選択可能

間機能 補

> 補間命令 ●2軸/3軸直線補間 ●CW/CCW円弧補間 ●2軸/3軸ビットパターン補間 各軸 -2, 147, 483, 646~+2, 147, 483, 646 (符号付き32bit-2LSB)

補間範囲

補間凍度 1 ~ 4 MPPS (注1)

補間位置精度(全補間範囲内で) ±0.5 LSB以下(直線補間) ±1 LSB以下(円弧補間)

■ その他の補間に関する機能 ●任意軸選択可能 ●線速一定 ●連続補間 ●補間ステップ送り

ドライブ出力パルス(CLK= 16MHz時)

1 ~ 4 MPPS (注1) ● 出力速度範囲 ● 出力速度精度 ±0.1%以下(設定値に対して)

954(倍率=1の時)~ 31.25×10°(倍率=500の時) PPS/SEC² ● 加/減速度増加率(S字加減速用) 125(倍率=1の時) ~ 500×10⁶(倍率=500の時) PPS/SEC • 加/減速度

● 初速度 1(倍率=1の時) ~ 4×10⁶(倍率=500の時) PPS 1(倍率=1の時) ~ 4×10⁶(倍率=500の時) PPS ドライブ速度 出力パルス数 0 ~ 4,294,967,295 (定量パルスドライブ)

定速, 対称/非対称直線加減速, 対称/非対称S字加減速 ● 加減速カーブ

定量パルスドライブの減速モード 白動減速(非対称直線加減速も可能)/マニュアル減速

ドライブ中の出力パルス数、ドライブ速度の変更可能

● 独立2パルス/1パルス・方向 方式選択可能。

● パルスの論理レベル選択可能、出力端子切り換え可能。

エンコーダ入力パルス

● 2相パルス/アップダウンパルス入力選択可能。

● 2相パルス 1, 2, 4逓倍選択可能。

位置カウンタ

● 論理位置カウンタ (出力パルス用) カウント範囲 -2,147,483,648 ~ +2,147,483,647

● 実位置カウンタ (入力パルス用) カウント範囲 -2,147,483,648 ~ +2,147,483,647

コンペアレジスタ

■ COMP+レジスタ 位置比較範囲 -2 147 483 648 ~ +2 147 483 647

● COMP-レジスタ 位置比較範囲 -2, 147, 483, 648 ~ +2, 147, 483, 647

● 位置カウンタとの大小をステータス出力及び信号出力。

● ソフトウェアリミットとして動作可能。

同期動作

● 起動要因

位置カウンタ≧COMP+変化、位置カウンタ<COMP+変化、位置カウンタ<COMP-変化、 位置カウンタ≧COMP-変化、ドライブ開始、ドライブ終了、IN3信号↑↓、LP読出し命令。

● 動作:

+/-定量パルスドライブ開始、+/-連続パルスドライブ開始、ドライブ減速停止、 ドライブ即停止、位置カウンタ値セーブ、位置カウンタセット、出力パルス数セット、 ドライブ速度セット、外部信号出力(DCC)、割込み発生。 自軸の要因から任意の他軸動作を起動させることが可能。

積分型フィルタ内蔵

各入力信号の入力段に積分フィルタを装備。時定数を8種類の中から選択可能。

注意: MCX314AsとMCX314ALの 端子配置は異なります。

写真はMCX314As

■ 自動原点出し

● 高速原点近傍サーチ → 低速原点サーチ → 低速エンコーダ Ζ相サーチ → 高速オフセット移動を順次自動実行。各ステップの 有効/無効、検出方向選択可能。

● 偏差カウンタクリア出力: 10 µ ~20msec, 論理レベル選択可。

■ 割り込み要因(補間を除く)

1ドライブパルス出力時, 位置カウンタ≧COMP-変化時, 位置カウンタ<COMP-変化時, 位置カウンタ<COMP+変化時, 位置カウンタ≧COMP+変化時, 加減速ド ライブ中の定速開始時、定速終了時、ドライブ終了時、自動原点出し終了時、 同期動作。

■ 外部信号によるドライブ操作

EXPP、EXPM信号による+/一方向の定量/連続ドライブ可能

■ 外部減速停止/即停止信号

INO~3 各軸4点。 各点の有効/無効、論理レベル選択可能。

サーボモータ用入出力信号

ALARM(アラーム), INPOS(位置決め完了), DCC(偏差カウンタクリア)

汎用出力信号

OUTO~7 各軸8点(内4点はドライブ状態出力信号と端子兼用)

■ ドライブ状態信号出力

DRIVE (ドライブパルス出力中、DCCと端子共用)、ASND (加速中)、DSND (減速中)、 CMPP(位置≥COMP+)、CMPM(位置<COMP-)。

■ オーバランリミット信号入力

+方向、-方向各1点。論理レベル、即停止/減速停止選択可能

■ 緊急停止信号入力

■ 最外形

全軸でEMGN 1点。Lowレベルで全軸のドライブパルスを即停止。

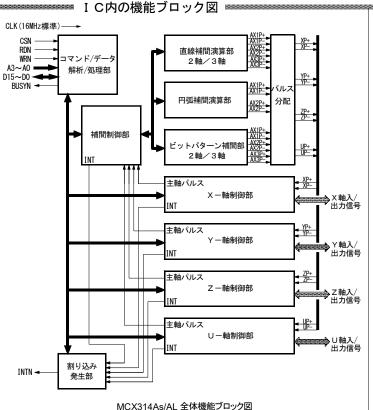
MCX314As MCX314AL ■ 雷気的特性 ● 動作電源電圧 +5V(単一雷源) +3.3V(単一電源) ● 消費電流 112mAmax 30mAmax (CLK=16MHz時) ● 入出力信号レベル CMOS, TTL接続可能 CMOS、TTL接続可能(5Vトレラント注2) ● 入力クロック 16 MHz(標準) 16 MHz (標準)/32 MHz (最大)

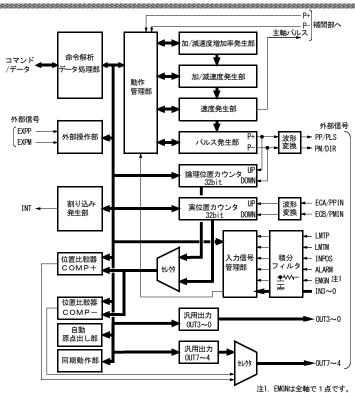
144ピンプラスチックLQFP, RoHS指令対応品, ピンピッチ0.5mm ■ パッケ-注1: MCX314ALの場合は、CLK=32MHz時で最大8MPPSまで可能です。

 $22 \times 22 \times 1.7$ mm

注2: 出力回路の5Vトレラントは、TTLレベルの入力との接続のみ可能です。

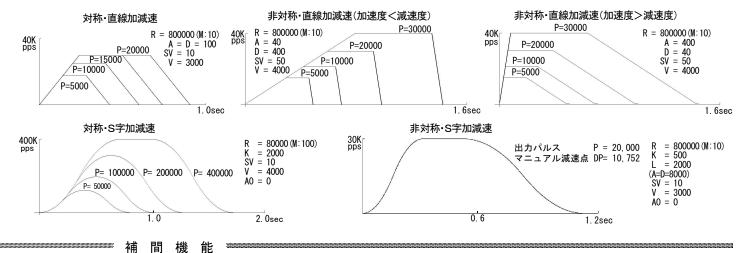
 $22 \times 22 \times 1$. 6mm





X.Y.Z.U 軸制御部 機能ブロック図(各軸共通)

本ICは、X,Y,Z,U各4軸について、それぞれ32ビットの位置カウンタを持ち、最高速度4MPPS(CLK=16MHz時)、定速/直線加減速(台形)/S字加減速カーブでのドライブが可能です。 パルスドライブは、指定パルス量を出力する定量パルスドライブか、停止要因が入るまで無限にパルスを出す連続パルスドライブで行います。いずれのドライブも、動作パラメータ、モード設定によって、定速/直線加減速(台形)/S字加減速で行うことができます。加速と減速が非対称の直線加減速ドライブにおいても自動減速が可能です。非対称S字加減速ドライブはマニュアル減速となります。

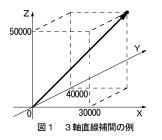


■ 2軸/3軸直線補間

4軸中、任意の2軸、または3軸を選択し、直線補間ドライブを行います。主軸(AX1)に速度パラメータ、各軸に終点座標をセットし、直線補間ドライブ命令を書き込むと実行されます。 直線補間は、現在座標から終点座標に向かって、補間を行います。補間範囲は各軸 -2.14 7.483,646~+2.147,483,646です。指定直線に対する補間位置精度は、全補間範囲内で±0. 5LSB以下です。補間ドライブ速度は1PPS~4MPPS(CLK=16MHz時)です。

[図1動作 設定手順]

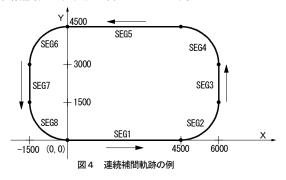
- ① AX1:X, AX2:Y, AX3:Z 指定
- ② レンジ R= 8,000,000 (速度倍率:1)
- ③ 初速度 SV= 1000
- ④ ドライブ速度 V= 1000 (1000PPS)
- ⑤ 終点 XP= 30000
- ⑥ 終点 YP= 40000 ⑦ 終点 ZP= 50000
- ⑧ 3軸直線補間ドライブ



■ 連続補間

連続補間は、連続する複数の補間を、ドライブを停止せずに行う機能です。 連続補間ドライブは、現在の補間ドライブを実行している間に、次の補間ドライブのデータ、および補間命令を書き込みます。従って、連続補間を構成するすべての個々の補間ドライブ(補間セグメント)は、そのドライブ開始から終了までの時間が、次の補間セグメントのデータ、および命令をセットする時間以上あることが必要です。

図4は、(0.0)を始点として、SEG1から、2、3……SEG8までを連続補間する例です。SEG1、3、5、7は直線補間、SEG2、4、6、8は半径1500の1/4円です。



■ 円弧補間

4軸中、任意の2軸を選択し、円弧補間ドライブを行います。

円弧補間は、現在座標(始点)に対する円弧の中心 座標、および終点座標をセットし、CW円弧補間命令 か、CCW円弧補間命令を書き込むことで実行されま す

CW円弧補間は、現在座標から、終点座標に向かって、中心座標を中心に時計方向に、また、CCW円弧補間は、反時計方向に円弧を描きます。終点を(0.0)にすると、真円を描くことができます。

補間座標範囲は現在位置から-2,147,483,646~+2,147,483,646です。指定円弧曲線に対する位置誤差は全補間範囲内で±1 LSB以内です。補間ドライブ速度は1PPS~4MPPS(CLK=16MHz時)です。

[図2動作 設定手順]

- ① AX1:X, AX2:Y 指定
- ② レンジ R= 8,000,000 (速度倍率:1)
- ③ 初速度 SV= 500
- ④ ドライブ速度 V= 500 (500PPS)
- ⑤ 中心 XC= -10000 ⑥ 中心 YC= -10000
- ⑥ 中心 YC= -10
- ⑦ 終点 XP= 0
- ⑧ 終点 YP= -20000
- 9 CCW円弧補間ドライブ

[図3動作 設定手順]

- ① ~ ④ 上記同様
- ⑤ 中心 XC= 5000
- ⑥ 中心 YC= 0
- ⑦ 終点 XP= 0 ⑧ 終点 YP= 0
- ③ CW円弧補間ドライブ

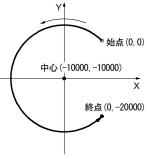
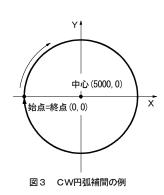
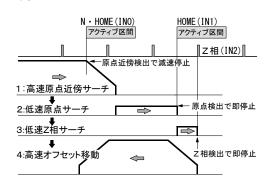


図2 CCW円弧補間の例



■■■■■ 自動原点出し

自動原点出しは、下図のようにステップ1からステップ4の一連の原点出しシーケンスを自動で順次実行します。各ステップについて、実行/不実行の選択、サーチ方向をモード設定します。



同期動作

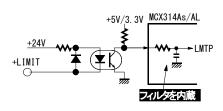
同期動作は、IC内の各軸内、軸間、およびIC外のデバイスとの間において、ある起動要因(Provocative)が発生したら、ドライブ開始や停止などの指定の動作(Action)を連携して行なう機能です。動作開始までの遅延時間がほとんど発生しませんので、高精度の同期取りが可能になります。

起動要因として、指定位置通過、ドライブ開始・終了など10種類が用意されています。また、動作として、ドライブ開始・停止、位置カウンタ値セーブなど14種類が用意されています。



各軸のオーバランリミット信号やドライブ停止信号は、外部からのノイズが非常に乗りやすいため、通常は、前段にフォトカプラやCR積分フィルタを配置します。

本ICは、IC内部において、各入力信号の入力段に積分型フィルタを装備しています。いくつかの入力信号ごとに、フィルタ機能を有効にするか、信号をスルーで通すかを設定できます。フィルタの時定数は8段階(最小2μse~最大16msec)の中から選択します。



■ 入出力信号 ((I):入力,(0):出力,(0):出力,(0):出力,(0):水力病。 n○○○○信号はX、Y、Z、U軸についてそれぞれ持つ。)

●CLK(I) クロック16Mtz (標準) ●D15~0(B) データバス ●A3~0(I)アドレス ●CSN(I)チップセレクト ●WRN(I)ライトストローブ ●RDN(I)リードストローブ ●RESETN(I) リセット ●H1 6L8(I) 16/8ビットバス選択 ●EXPLSN(I) 外部補間がルス ●BUSYN(0)命の処理中 ●INTN(0)割り込み●SSCLK(0) 1/2CLK ●nPP/PLS(0) +方向ドライブバルス/トライブバルス ●nPCR/PPIN(0) ー方向ドライブバルス/方向 ●DCSN/PIN(I) エンコーダ B4/ダウンパルス ●nPCR/PIN(I) サーボモータ位置決め完了 ●nALARM(I) サーボモータアラーム ●nLMTP(I) +方向リミット ●nLMTM(I) ー方向リミット ●nIN3~0(I) 減速停止/即停止 4点 ●nEXPP(I) 外部+方向ドライブ ●nEXPM(I) 外部一方向ドライブ ●EMGN(I) 緊急停止

■ ライトレジスタ

ア	ドレ A1	ス	記号	レジスタ名	内 容	
AZ	AI	AU			各軸、および補間制御部への命令の書き込み	
0	0	0	WRO	コマンドレジスタ	D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 RESET 0 0 0 U Z Y X 0 D1 D0	
					軸指定 命令コード	
					● D11~8 軸指定 O:非選択/1:選択 (同時複数軸選択可能) ● D15 1:リセット	
			XWR1	X軸モードレジスタ 1	①各軸の外部減速停止/即停止信号の論理レベル、有効/無効の設定 ②各軸の割り込みの許可/禁止の設定	
0	0	1	YWR1	Y軸モードレジスタ 1	D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 D-END C-STA C-END P≥C+ P <c+ in0-e="" in0-l<="" in1-e="" in1-l="" in2-e="" in2-l="" in3-e="" in3-l="" p<c+="" p≥c-="" p⊔lse="" td=""></c+>	
			ZWR1	Z軸モードレジスタ 1	割り込み許可/禁止 ドライブ減速停止/即停止入力信号	
			UWR1	U軸モードレジスタ 1	■ D7~0 ***-E 0:無効/1:有効。 ***-L 論理レベル 0:Low/1:Hi ● D15~8 0:禁止/1:許可 ● D8:ドライブパルス出力	
					時 ● D9:論理/実位置カウンタ≧COMP-変化時 ● D10:論理/実位置カウンタ <comp-変化時 d11:論理="" d12:論理="" d13:加減速ドライブの定速域終了時="" d14:加減速ドライブの定速域開始時="" d15:ドライブ終了時<="" td="" ●="" 実位置カウンタ<comp+変化時="" 実位置カウンタ<comp-変化時="" 実位置カウンタ≧comp+変化時=""></comp-変化時>	
				V++- I \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \	①ソフトリミット有効/無効の設定 ②リミット入力信号のモード設定 ③ドライブパルスのモード設定 ④エンコーダ入力信	
0	1	0	XWR2 YWR2	X軸モードレジスタ2 Y軸モードレジスタ2	号のモード設定 ⑤サーボモータ用信号の論理レベル、有効/無効の設定	
0	'	0	ZWR2	Z軸モードレジスタ 2	D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 INP-E INP-L ALM-E ALM-L PIND1 PIND0 PINMD DIR-L PLS-L PLSMD CMPSL HLMT - HLMT+ LMTMD SLMT - SLMT+	
			UWR2	U軸モードレジスタ 2	● D1,0 ソフトリミット 0:無効/1:有効 ● D2 ハードリミット 0:即停止/1:減速停止 ● D4,3 リミット信号論理レベル 0	
					:Low/1:Hi ● D5 COMP+/-レジスタ比較対象 0:論理位置カウンタ/1:実位置カウンタ ● D6 ドライブパルス出力方式 0:独立 2 パルス/1:1 パルス・方向 ● D7 ドライブパルス論理 0:正論理パルス/1:負論理パルス ● D8 方向信号論理 0:+方向時L	
					ow/1:+方向時Hi ● D9 エンコーダ入力 0:2相パルス/1:アップ/ダウンパルス ● D11,10 エンコーダ入力分周 00:1/1,01	
					:1/2,10:1/4 ● D12 ALARM信号論理レベル 0:Low/1:Hi ● D13 ALARM信号 0:無効/1:有効 ● D14 INPOS信号論理レベル 0:Low/1:Hi ● D15 INPOS信号 0:無効/1:有効	
			BP1P		ビットパターン補間 第1軸+方向ビットデータ	
					①マニュアル減速、加減速の対称・非対称、加減速モード設定 ②外部操作モードの設定 ③汎用出力OUT7~4セット	
0	1	1	XWR3 YWR3	X軸モードレジスタ3 Y軸モードレジスタ3	D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 D	
			ZWR3 UWR3		■ DO 定量パルスドライブの減速 O:自動減速/1:マニュアル減速 ■ D1 対称・非対称 O:対称(減速時に加速度、加速度増加	
			OIIIO		率の値を使用) /1:非対称 (減速時に減速度、減速度増加率の値を使用) ● D2 加減速モード 0:直線加減速/1:S字加減速 ● D4,3 外部ドライブ操作 00:無効/01:連続パルスドライブ/10:定量パルスドライブ ● D7 nOUT7~4出力端子選択 0:OUT7~4	
					を出力/1:ドライブ状態 (DSND, ASND, CMPM, CMPP) を出力 ● D11~8 OUT7~4汎用出力 O:Low/1:Hi	
			BP1M		ビットパターン補間 第1軸一方向ビットデータ	
1	0	0	WR4	マナレデットレジスク	汎用出力信号nOUT3~0の設定。 0:Low/ 1:Hi	
'	U	0	WK4	アウトプットレジスタ	D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 [U0UT3 U0UT2 U0UT1 U0UT0 ZOUT3 ZOUT2 ZOUT1 ZOUT0 YOUT3 YOUT2 YOUT1 YOUT0 XOUT3 XOUT2 XOUT1 XOUT0	
			BP2P		ビットパターン補間 第2軸+方向ビットデータ	
					補間ドライブを行うための軸指定、線速一定モード、補間ステップ送りモード、補間時割り込みの設定。 <u>軸コード</u>	
1	0	1	WR5	補間モードレジスタ	D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 Y 0 1	
					割り込み ステップ送り 線速一定 第3軸 第2軸 第1軸 (主軸) 1 1	
					● D5~0 軸指定 (軸コードをセット) ● D9.8 線速一定 00:線速一定無効/01:2軸線速一定/11:3軸線速一定 ● D11 1:外	
					部信号で補間ステップ送り ● D12 1:コマンドで補間ステップ送り ● D14 連続補間時の割り込み 0:禁止/1:許可 ● D15 ビットパターン補間時の割り込み 0:禁止/1:許可	
			BP2M		ビットパターン補間 第2軸一方向ビットデータ	
1	1	0	WR6	ライトデータレジスタ 1	ライトデータの下位 1 6 ビットデータ (D15~D0)	
-		0	BP3P		ビットパターン補間 第3軸+方向ビットデータ	
1	1	1	WR7	ライトデータレジスタ2	ライトデータの上位 1 6 ビットデータ (D31~D16)	
	L'		BP3M		ビットパターン補間 第3軸一方向ビットデータ	

- 16ビットデータバスの場合のアドレスです。8ビットデータバスの場合は、上位バイト(D15~8)、下位バイト(D7~0)に分けてアクセスします。
- WRI、WR2、WR3(モードレジスタ1,2、3)は、各軸とも持っています。これらのレジスタへは、同一アドレスで書き込みを行うことになります。どの軸のモードレジス込むかは、直前に書き込んだ命令の軸指定によって決まります。あるいは、軸指定したNOP命令を直前に書き込むことによって、書き込みたい軸を選択します。 ビットパターン補間用のレジスタBP1~3P、BP1~3Mは、リセット直後は、書き込むことができません。BPレジスタ書き込み可命令(36h)で書き込み可能になります。 リセット時は、nWR1,nWR2,nWR3,WR5レジスタはすべてのビットがOにクリアされます(n=X,Y,Z,U)。その他のレジスタは不定です。

■ 拡張モード設定

拡張モードの設定は、下表に示すWR6.7レジスタの各ビットを設定してから、WR0レジスタに軸指定とともに命令コード60hを書き込むことにより行われます。

	ドレ	ス AO	記号	レジスタ名	内 容
1	1	0	WR6	ライトデータレジスタ 1	入力信号の内蔵フィルタの設定、その他の設定。 D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 FL2 FL1 FL0 FE4 FE3 FE2 FE1 FE0 SMOD 0 HMINT VRING AVTRI POINV EPINV EPCLR フィルタ時定数 フィルタ有効
					● D0 実位置カウンタ IN2信号でクリア 0:無効/1:有効 ● D1 実位置カウンタ増減反転 0:無効/1:有効 ● D2 ドライブパルス 出力入替え 0:無効/1:有効 ● D3 直線加減速時の三角防止 0:無効/1:有効 ● D4 位置カウンタ可変リング機能 0:無効/1:有効 ● D5 自動原点出し終了割込み 0:禁止/1:許可 ● D7 S字加減速時速度優先 0:無効/1:有効 ● D8 EMGN, LMTP/M, IN0, 1信号フィルタ 0:無効/1:有効 ● D9 IN2信号フィルタ 0:無効/1:有効 ● D10 INPOS, ALARM信号フィルタ 0:無効/1:有効 ● D11 EXPP/M, E XPLS信号フィルタ 0:無効/1:有効 ● D12 IN3信号フィルタ 0:無効/1:有効 ● D12 IN3信号フィルタ 0:無効/1:有効 ● D15~D13 入力フィルタ時定数設定 (000:0.002mse c/ 001:0.2msec/ 010:0.5 / 011:1/ 100:2/ 101:4/ 110:8/ 111:16msec)
1	1	1	WR7	ライトデータレジスタ 2	自動原点出しの設定。 D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 DCCW2 DCCW1 DCCW0 DCC-L DCC-E LIMIT SAND PCLR ST4-D ST4-E ST3-D ST3-E ST2-D ST2-E ST1-D ST1-E 偏差カウンタクリア出力の設定 ステップ4 ステップ3 ステップ2 ステップ1 ● D6, 4, 2, 0 STm-E ステップm実行 0:不実行/1:実行 ● D7, 5, 3, 1 STm-D ステップm検出方向 0: + 方向/1: - 方向 ● D8 論理/実位置カウンタクリア 0:無効/1: 有効 ● D9 Z 相信号と原点信号のAND 0:無効/1:有効 ● D10 リミット信号使用 0:無効/1:有効 ● D11 偏差カウンタクリア (DCC)出力 0:無効/1:有効 ● D12 DCC信号論理レベル 0:アクティブHi/1:Low ● D15~13 DCC アクティブプルス幅(000:0, 0) msec/ 001:0, 02msec/ 010:0, 1/ 011:0, 2/ 100:1/ 101:2/ 110:10/ 111:20msec)

■ 同期動作モード設定

下表に示すWR6, 7レジスタの各ビットを設定し、WR0レジスタに軸指定とともに命令コード64hを書き込みます。リセット時は、すべてのビットがOにクリアされます。

	アドレス A2 A1 A0 記号 レジスタ名		レジスタ名	内容		
1	1	0	WR6	ライトデータレジスタ 1	起動要因(Provocative)と他軸起動の指定。 1:有効/0:無効	
1	1	1	WR7	ライトデータレジスタ 2	動作(Action)の指定。 1:有効/0:無効 D1 D1 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 D1NT OUT 0 0 VLSET OPSET EPSET LPSET EPSET LPSET EPSET LPSET EPSET LPSET L	

■ リードレジスタ

スタックカウンタ 00:0, 01:1, 10:2, 11:3 XRR1	_	٠,		<u>יין דו</u>	<u> /ンス</u>	· '		
1					記号	レジスタ名	内 容	
1		0	0	0	RR0	主ステータスレジスタ	D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 - BPSC1 BPSC0 ZONE2 ZONE1 ZONE0 CNEXT I-DRV U-ERR Z-ERR Y-ERR X-ERR U-DRV Z-DRV Y-DRV X-DRV 各軸のエラー 各軸のドライブ	
XRR1 X軸ステータスレジスタ 1 Y軸ステータスレジスタ 1 Y軸ステータスレジスタ 1 Zmr1 Zmr1 Zmr2 2軸ステータスレジスタ 1 Zmr3 Zmr							1:連続補間次データ書き込み可 ● D12~10 円弧補間象限 000:0,001:1,010:2,···,111:7 ● D14,13 ビットパターン補間	
Name		0	0	1	YRR1 ZRR1	Y軸ステータスレジスタ 1 Z軸ステータスレジスタ 1	D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 EMG ALARM LMT- LMT+ IN3 IN2 IN1 IN0 ADSND ACNST AASND DSND CNST ASND CMP- CMP+ ドライブ終了ステータス	
0 1 0 YRR2 ZRR2 URR2 V軸ステータスレジスタ 2 Z軸ステータスレジスタ 2 U軸ステータスレジスタ 2 U軸ステータスレジスタ 2 U軸ステータスレジスタ 2 U軸ステータスレジスタ 2 U軸ステータスレジスタ 2 U軸ステータスレジスタ 2 U 型型 2 U 型 2							加減速度増加中 ● D6 1:加減速度一定 ● D7 1:加減速度減少中 ● D15~8 1:ドライブ終了原因	
D4 サーボモータ用アラーム信号オン ● D5 緊急停止信号オン ● D7 自動原点出しエラー ● D12~8 自動原点出し実行ステータスレジスタ3 Y軸ステータスレジスタ3 ZHR3 V軸ステータスレジスタ3 UHR3 VHR3 VH		0	1	0	YRR2 ZRR2	Y軸ステータスレジスタ 2 Z軸ステータスレジスタ 2	- 0 0 MMST4 MMST3 MMST2 HMST1 HMST0 HOME 0 EMG ALARM HLMT- HLMT+ SLMT- SLMT+ LMT- SLMT- SLMT+ LMT- SLMT+ LMT- SLMT+ SLMT- SLMT+ SLMT+ SLMT- SLMT+ SLMT+ SLMT- SLMT+ SLMT- SLMT+ SLMT+ SLMT- SLMT+ SLMT+	
0 1 1 YRR3 Y軸ステータスレジスタ3 Z軸ステータスレジスタ3 UNR3 UNR3 UNR3 UNR3 UNR3 UNR3 UNR3 UNR							D4 サーボモータ用アラーム信号オン ● D5 緊急停止信号オン ● D7 自動原点出しエラー ● D12~8 自動原点出し実行ステー	
D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0 1 0 1 RR5 インプットレジスタ2 Z軸、U軸入力信号の状態表示 0:Low 1:Hi 0:Low 1:Hi 1 0 0 RR6 リードデータレジスタ 1 Uードデータレジスタ 1 Uードデータ下位 1 6 ビット (D15~D0) の表示		0	1	1	YRR3 ZRR3	Y軸ステータスレジスタ3 Z軸ステータスレジスタ3	$\begin{array}{c ccccccccccccccccccccccccccccccccccc$	
1 1 0 RR6 リードデータレジスタ 1 リードデータ下位 1 6 ビット (D15~D0 6 ビット (D15~D0) の表示		1	0	0	RR4	インプットレジスタ 1	D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0	
1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1		1	0	1	RR5	インプットレジスタ 2	D15 D14 D13 D12 D11 D10 D9 D8 D7 D6 D5 D4 D3 D2 D1 D0	
1 1 1 RR7 リードデータレジスタ2 リードデータ上位16ビット (D31~D16) の表示		1	1	0	RR6	リードデータレジスタ 1	リードデータ下位16ビット(D15~D0)の表示	
● トまけ、16ビットデークバスの根会のフェレスです。0ビットデークバスの根会は、トはバノト(015・0)、下はバノト(07・0)に八はイヌクセストオナ	Ĺ	1	1	1			7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7	

- 上表は、16ビットデータバスの場合のアドレスです。8ビットデータバスの場合は、上位バイト(D15~8)、下位バイト(D7~0)に分けてアクセスします。
 RR1、RR2、RR3 (ステータスレジスタ1, 2, 3) は、各軸とも持っています。これらのレジスタへは、同一アドレスで読み出しを行うことになります。どの軸のモードレジスタに読み出すかは、直前に書き込んだ命令の軸指定によって決まります。あるいは、軸指定したNOP命令を直前に書き込むことによって、読み出したい軸を選択します。

■ データ書き込み命令

コード	命令	パラメータ記号	データ範囲	データ長
0 0	レンジ 設定	R	8,000,000(倍率:1)~16,000(:500)	4 バイト
0 1	加速度増加率 設定	K	1 ~ 65, 535	2
02	加速度 設定	Α	1 ~ 8,000	2
03	減速度 設定	D	1 ~ 8,000	2
0 4	初速度 設定	SV	1 ~ 8,000	2
05	ドライブ速度 設定	V	1 ~ 8,000	2
0 6	出力パルス数 設定	Р	0 ~ 4, 294, 967, 295	4
	補間終点 設定		-2, 147, 483, 646~+2, 147, 483, 646	4
0 7	マニュアル減速点 設定	DP	0 ~ 4, 294, 967, 295	4
0 8	円弧中心点 設定	С	-2, 147, 483, 646~+2, 147, 483, 646	4
09	論理位置カウンタ 設定	LP	-2, 147, 483, 648~+2, 147, 483, 647	4
0 A	実位置カウンタ 設定	EP	-2, 147, 483, 648~+2, 147, 483, 647	4
0 B	COMP+レジスタ 設定	CP	-2, 147, 483, 648~+2, 147, 483, 647	4
0 C	COMP-レジスタ 設定	CM	-2, 147, 483, 648~+2, 147, 483, 647	4
0 D	加速カウンタオフセット設定	AO	-32, 768 ~ +32, 767	2
0 E	減速度増加率 設定	L	1 ~ 65, 535	2
6 0	拡張モード 設定	EM	(ビットデータ)	4
6 1	原点検出速度 設定	HV	1 ~ 8,000	2
6 4	同期動作モード 設定	SM	(ビットデータ)	4

■ パラメータ計算式 CLK= 16MHzのとき

加速度増加率 (PPS/SEC²) = $\frac{62.5 \times 10^6}{\kappa}$ × 倍率 倍率 = 8,000,000 減速度増加率 (PPS/SEC²) = $\frac{62.5 \times 10^6}{1}$ × 倍率

加速度 (PPS/SEC) = A×125 × 倍率 減速度 (PPS/SEC) = D×125 × 倍率

初速度 (PPS) = SV × 倍率 ドライブ速度 (PPS) = V× 倍率

■ データ読み出し命令

コード	命令	データ範囲	データ長
1 0	論理位置カウンタ 読み出し	-2, 147, 483, 648 ~ +2, 147, 483, 647	4バイト
1 1	実位置カウンタ 読み出し	-2, 147, 483, 648 ~ +2, 147, 483, 647	4
1 2	現在ドライブ速度 読み出し	1 ~ 8,000	2
1 3	現在加減速度 読み出し	1 ~ 8,000	2
14	同期バッファ 読み出し	1 ~ 8,000	4

■ ドライブ命令

	/ / - - -
コード	命令
20	+方向定量パルスドライブ
2 1	- 方向定量パルスドライブ
22	+方向連続パルスドライブ
23	- 方向連続パルスドライブ
2 4	ドライブ開始ホールド
25	ドライブ開始フリー/
	終了ステータスクリア
26	ドライブ減速停止
27	ドライブ即停止
1	

■ その他の命令

۲ 	命令
6 2	自動原点出しの実行 偏差カウンタクリア出力 同期動作起動
63	偏差カウンタクリア出力
65	同期動作起動
0 F	NOP(軸切り換え用)

■ 補間命令

コード	命令
30	2軸直線補間ドライブ
3 1	3軸直線補間ドライブ
3 2	CW円弧補間ドライブ
33	CCW円弧補間ドライブ
3 4	2軸ビットパターン補間
3 5	3軸ビットパターン補間
3 6	BPレジスタ書き込み可
3 7	BPレジスタ書き込み不可
38	BPデータスタック
3 9	BPデータクリア
3 A	補間シングルステップ
3 B	減速有効
3 C	減速無効
3 D	補間割り込みクリア

2019. 4

仕様の一部は、改良のためお断りなしに変更する場合がありますのでご了承ください。

販売代理店



株式会社 ノヴァエレクトロニクス